

# マルチサイクルデータパス制御用FSM

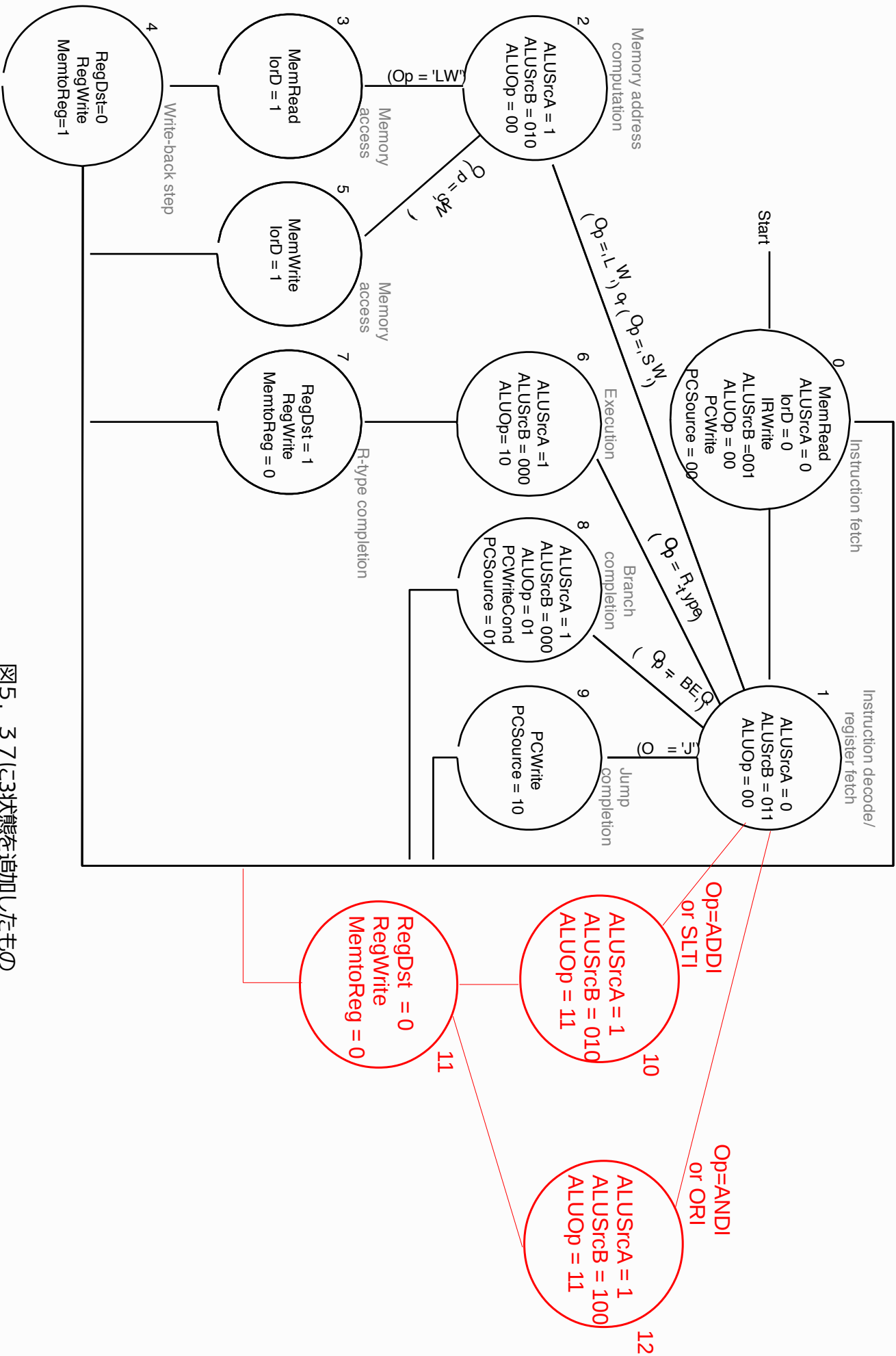


図5. 37に3状態を追加したもの