

# 制御部を追加したマルチサイクル・データパス

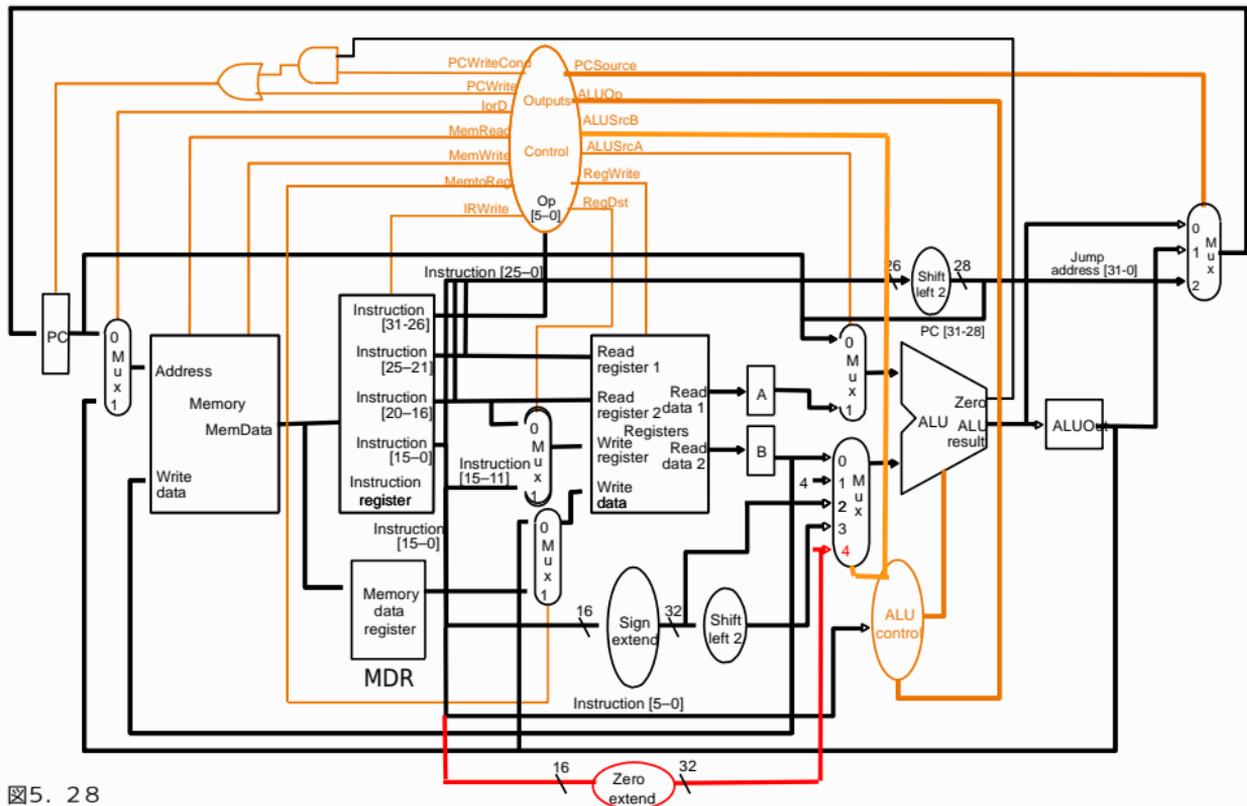


図5. 28

# マルチサイクルデータパス制御用FSM

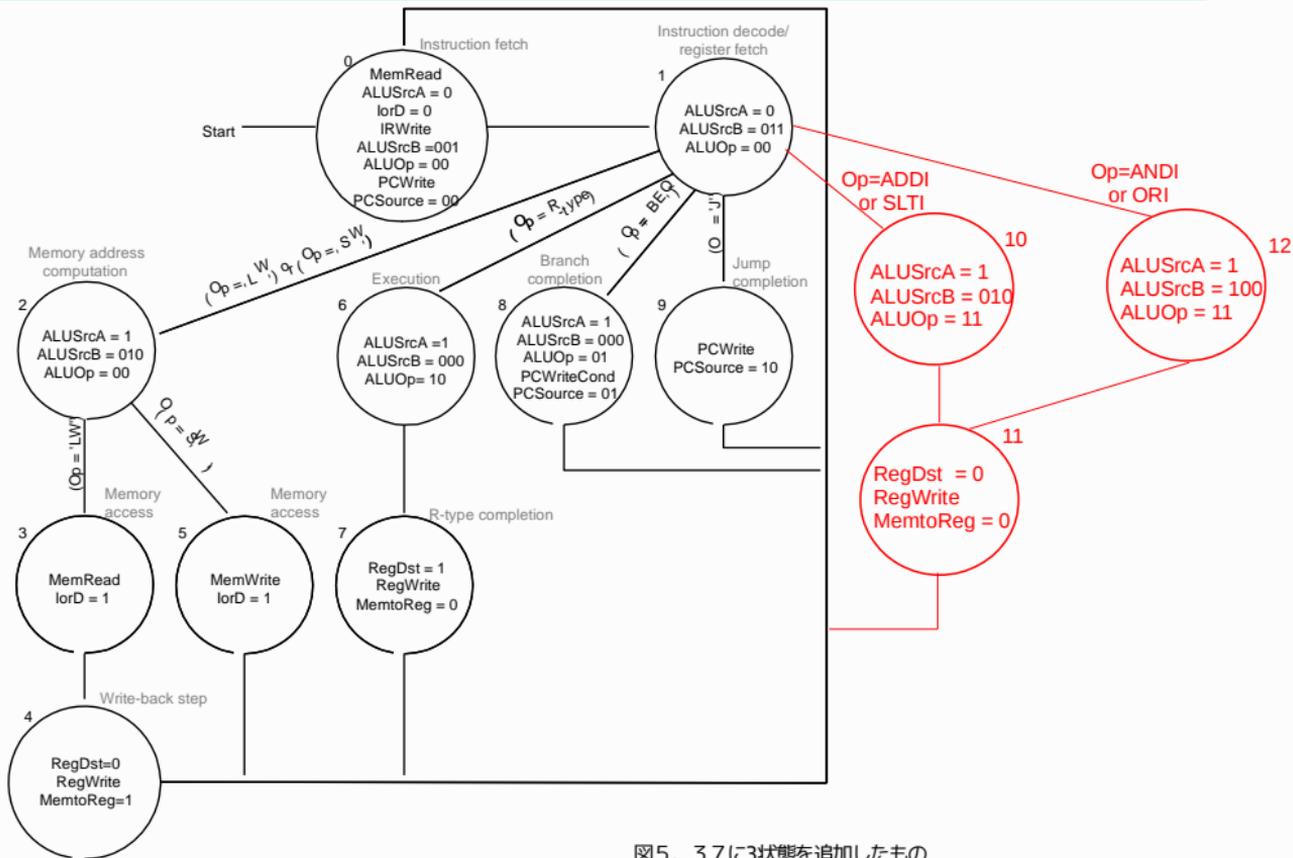


図5. 37に3状態を追加したもの